IOSUD – Universitatea Politehnica Timișoara
Școala Doctorală de Studii Inginerești

A N U N Ț

privind susținerea publică a tezei de doctorat

Vă aducem la cunoștință că în data de 13.11.2026, ora 11:00, în sala A116 a Facultăţii de Electronică Telecomunicații și Tehnologii Informaționale, B-dul Vasile Pârvan nr. 2, va avea loc **susţinerea publică a tezei de doctorat cu titlul**:

(ro) **„Metodologii de modelare sintetizabilă pentru prototiparea pe FPGA a sistemelor analogice și de semnal mixt”**

(en) **„Synthesizable Modeling Methodologies for FPGA-Based Prototyping of Analog and Mixed-Signal Systems”**

elaborată de ing. Elisei Ștefan ILIEȘ

în vederea obținerii titlului științific de DOCTOR în domeniul de studii universitare de doctorat **Inginerie Electronică, Telecomunicații și Tehnologii Informaționale**.

Comisia de doctorat pentru susținerea publică a tezei este următoarea:

Președinte: Prof.univ.dr.ing. **Cătălin CĂLEANU**

Conducător ştiinţific: Prof.univ.dr.ing. **Prof.Dr.Ing. Aurel GONTEAN**

Referenți:

Prof.univ.dr.ing. **Corneliu BURILEANU**	Univ. Națională de Știință și Tehnologie Politehnica București
Prof.univ.dr.ing. **Ovidiu POP**	Univ. Tehnică din Cluj-Napoca
Prof.univ.dr.ing. **Dan LASCU**	Univ. Politehnica Timișoara

Teza de doctorat poate fi consultată în format tipărit la Biblioteca Centrală a UPT, B-dul Vasile Pârvan nr.2B, etaj 3, corp A, zona Standarde și Teze de doctorat.

Acest anunț are atașat: *CV-urile membrilor comisiei de doctorat, CV-ul studentului doctorand, rezumatul tezei de doctorat, lista de lucrări științifice.*

Cu această ocazie, vă invităm să participaţi la

susţinerea şi dezbaterea publică a tezei de doctorat